# **PCT**

#### INTERNATIONALER RECHERCHENBERICHT

(Artikel 18 sowie Regeln 43 und 44 PCT)

Aktenzeichen des Anmelders oder Anwalts  99P1223P  WEITERS VORGEHEN  siehe Mitteilung über die Übermittlung des internationalen Recherchenberichts (Formblatt PCT/ISA/220) sowie, soweit zutreffend, nachstehender Punkt 5			ormblatt PCT/ISA/220) sowie, soweit	
Internationales Aktenzeichen	Internationales Anmelded	latum	(Frühestes) Prioritätsdatum (Tag/Monat/Jah	hr)
DCT/DE 00/00270	(Tag/Monat/Jahr)	<sub>20</sub>	19/03/1000	
PCT/DE 00/00270	01/02/200	<u> </u>	18/02/1999	
INFINEON TECHNOLOGIES AG et	: al.			
Dieser internationale Recherchenbericht wurd Artikel 18 übermittelt. Eine Kopie wird dem Int Dieser internationale Recherchenbericht umfa	ernationalen Büro übermitt		stellt und wird dem Anmelder gemäß	
X Darüber hinaus liegt ihm jev			Unterlagen zum Stand der Technik bei.	
Grundlage des Berichts			•	
<ul> <li>a. Hinsichtlich der Sprache ist die inte durchgeführt worden, in der sie eing</li> </ul>				
Die internationale Recherch Anmeldung (Regel 23.1 b))	e ist auf der Grundlage ein durchgeführt worden.	er bei der Behörde ein	gereichten Übersetzung der internationalen	
b. Hinsichtlich der in der internationale Recherche auf der Grundlage des S in der internationalen Anme	equenzprotokolls durchgef	ührt worden, das	Amlnosäuresequenz ist die internationale	
zusammen mit der internatio	onalen Anmeldung in comp	uterlesbarer Form einç	ereicht worden ist.	
bei der Behörde nachträglic	n in schriftlicher Form einge	ereicht worden ist.		
bei der Behörde nachträglic	n in computerlesbarer Forn	n eingereicht worden is	st.	
Die Erklärung, daß das nach internationalen Anmeldung			II nicht über den Offenbarungsgehalt der t.	
Ðie Erklārung, daß die in ∞ wurde vorgelegt.	mputerlesbarer Form erfaß	ten Informationen den	ı schriftlichen Sequenzprotokoll entsprechen	٦,
2. Bestimmte Ansprüche hal	en sich als nicht recherd	hlerbar erwiesen (sie	he Feld I)	
3. Mangelnde Einheitlichkeit		,		
o	aco zomanig (siene i en	,		
4. Hinsichtlich der Bezelchnung der Erfin	dung			
X wird der vom Anmelder eing	ereichte Wortlaut genehmi	gt.		
wurde der Wortlaut von der	Behörde wie folgt festgese	tzt:		
·				
	•			
5. Hinsichtlich der <b>Zusammenfassung</b>				
wird der vom Anmelder eing	ereichte Wortlaut genehmi	gt.		
wurde der Wortlaut nach Re	innerhalb eines Monats na		g von der Behörde festgesetzt. Der sendung dieses internationalen	
6. Folgende Abbildung der <b>Zeichnungen</b> i	st mit der Zusammenfassu	ng zu veröffentlichen:	Abb. Nr <b>4</b>	
X wie vom Anmelder vorgesch			keine der Abb.	
weil der Anmelder selbst ke		en hat.	<u> </u>	
weil diese Abbildung die Erf				

#### INTERNATIONALER RECHERCHENBERICHT

nternationales Aktenzeichen				
POFE	00/00270			

a. KLASSIFIZIERUNG DES ANMELDUNGSGEGENSTANDES IPK 7 G06F17/14 G06F15/78

Nach der Internationalen Patentklassifikation (IPK) oder nach der nationalen Klassifikation und der IPK

#### B. RECHERCHIERTE GEBIETE

Recherchierter Mindestprüfstoff (Klassifikationssystem und Klassifikationssymbole ) IPK 7 G06F

Recherchierte aber nicht zum Mindestprüfstoff gehörende Veröffentlichungen, soweit diese unter die recherchierten Gebiete fallen

Während der internationalen Recherche konsultierte elektronische Datenbank (Name der Datenbank und evtl. verwendete Suchbegriffe)

EPO-Internal, WPI Data, PAJ, INSPEC, COMPENDEX, IBM-TDB

Kategorie°	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommenden Teile	Betr. Anspruch Nr.
A	EP 0 855 657 A (MATSUSHITA ELECTRIC IND CO LTD) 29. Juli 1998 (1998-07-29) Zusammenfassung Seite 3, Spalte 3, Zeile 11 -Seite 5, Spalte 7, Zeile 5	1-16
Α	DE 44 42 958 A (SICAN GMBH) 5. Juni 1996 (1996-06-05) das ganze Dokument	1-16
Т	MA Y. ET AL.: "A Hardware Efficient Control of Memory Addressing for High-Performance FFT Processors" IEEE TRANSACTIONS ON SIGNAL PROCESSING, Bd. 48, Nr. 3, März 2000 (2000-03), XP002146589 das ganze Dokument	1-3

Weitere Veröffentlichungen sind der Fortsetzung von Feld C zu entnehmen	X Siehe Anhang Patentfamilie
Besondere Kategorien von angegebenen Veröffentlichungen  A Veröffentlichung, die den allgemeinen Stand der Technik definiert, aber nicht als besonders bedeutsam anzusehen ist  E älteres Dokument, das jedoch erst am oder nach dem internationalen	"T" Spätere Veröffentlichung, die nach dem internationalen Anmeldedatum oder dem Prioritätsdatum veröffentlicht worden ist und mit der Anmeldung nicht kollidiert, sondern nur zum Verständnis des der Erfindung zugrundeliegenden Prinzips oder der ihr zugrundeliegenden Theorie angegeben ist
Anmeldedatum veröffentlicht worden ist  "L" Veröffentlichung, die geeignet ist, einen Prioritätsanspruch zweifelhaft erscheinen zu lassen, oder durch die das Veröffentlichungsdatum einer anderen im Recherchenbericht genannten Veröffentlichung belegt werden soll oder die aus einem anderen besonderen Grund angegeben ist (wie ausgeführt)  "O" Veröffentlichung, die sich auf eine mündliche Offenbarung, eine Benutzung, eine Ausstellung oder andere Maßnahmen bezieht  "P" Veröffentlichung, die vor dem internationalen Anmeldedatum, aber nach dem beanspruchten Prioritätsdatum veröffentlicht worden ist	<ul> <li>"X" Veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindung kann allein aufgrund dieser Veröffentlichung nicht als neu oder auf erfinderischer Tätigkeit beruhend betrachtet werden</li> <li>"Y" Veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindung kann nicht als auf erfinderischer Tätigkeit beruhend betrachtet werden, wenn die Veröffentlichung mit einer oder mehrreren anderen Veröffentlichungen dieser Kategorie in Verbindung gebracht wird und diese Verbindung für einen Fachmann naheliegend ist</li> <li>"&amp;" Veröffentlichung, die Mitglied derselben Patentfamilie ist</li> </ul>
Datum des Abschlusses der internationalen Recherche  5. September 2000	Absendedatum des internationalen Recherchenberichts 21/09/2000
Name und Postanschrift der Internationalen Recherchenbehörde Europäisches Patentamt, P.B. 5818 Patentlaan 2 NL – 2280 HV Rijswijk Tel. (+31–70) 340–2040, Tx. 31 651 epo nl, Fax: (+31–70) 340–3016	Bevollmächtigter Bediensteter Schmidt, A

#### INTERNATIONAL SEARCH REPORT

information on patent family members				PQ = 00/00270			
 Patent document cited in search repor	t	Publication date		Patent family member(s)		Publication date	
EP 0855657	Α	29-07-1998	CA JP JP	2227677 3065979 11110370	В	22-07-1998 17-07-2000 23-04-1999	
DE 4442958	. A	05-06-1996	US	5831881	Α	03-11-1998	

International Application No

# VERTRAG ÜBER DE INTERNATIONALE ZUSAMMENARBEIT AUF DEN REC'D 15 MAR 2001

# **PCT**

### INTERNATIONALER VORLÄUFIGER PRÜFUNGSBERICH

(Artikel 36 und Regel 70 PCT)

Aktenzeichen des Anmelders oder Anwalts	1	-1-L - B #44 - 1	The second secon		
1999P01223WO	WEITERES VORGEH		ung über die Übersendung des internationalen Prüfungsberichts (Formblatt PCT/IPEA/416)		
Internationales Aktenzeichen	Internationales Anmeldedate	ım <i>(Tag/Monat/Jahr)</i>	Prioritätsdatum (Tag/Monat/Tag)		
PCT/DE00/00270	01/02/2000		18/02/1999		
Internationale Patentklassifikation (IPK) oder G06F17/14	nationale Klassifikation und IP	К			
Anmelder					
INFINEON TECHNOLOGIES AG et	al.				
Dieser internationale vorläufige Prü- Behörde erstellt und wird dem Anme			nalen vorläufigen Prüfung beauftragten		
2. Dieser BERICHT umfaßt insgesamt	6 Blätter einschließlich di	eses Deckblatts.			
und/oder Zeichnungen, die geä	ndert wurden und diesem	Bericht zugrunde I	ter mit Beschreibungen, Ansprüchen iegen, und/oder Blätter mit vor dieser : 607 der Verwaltungsrichtlinien zum PCT).		
Diese Anlagen umfassen insgesam	t Blätter.				
_					
3. Dieser Bericht enthält Angaben zu f	olgenden Punkten:				
I ⊠ Grundlage des Berichts	:				
II □ Priorität					
III   Keine Erstellung eines	Gutachtens über Neuheit,	erfinderische Tätig	keit und gewerbliche Anwendbarkeit		
IV ☐ Mangelnde Einheitlichk	eit der Erfindung				
	g nach Artikel 35(2) hinsich arkeit; Unterlagen und Erk		der erfinderischen Tätigkeit und der ung dieser Feststellung		
VI 🗆 Bestimmte angeführte l	Jnterlagen				
VII □ Bestimmte Mängel der i	internationalen Anmeldung	1			
VIII 🗆 Bestimmte Bemerkunge	en zur internationalen Anm	eldung			
Datum der Einreichung des Antrags	Da	atum der Fertigstellur	ng dieses Berichts		
06/09/2000	12	.03.2001			
Name und Postanschrift der mit der internation	nalen vorläufigen Be	evollmächtigter Bedie	nsteter (SPA) CVIES PAILVILLE		
Prüfung beauftragten Behörde: Europäisches Patentamt D-80298 München Tel. +49 89 2399 - 0 Tx: 523656		anVoorsttotVoors	st,R		
Fax: +49 89 2399 - 4465	· ·	l. Nr. +49 89 2399 24	148		

#### INTERNATIONALER VORLAGFIGER **PRÜFUNGSBERICHT**



Internationales Aktenzeichen PCT/DE00/00270

l.	Grund	lage d	les E	Berichts
----	-------	--------	-------	----------

	Gru	arundage des benefits					
<ol> <li>Dieser Bericht wurde erstellt auf der Grundlage (Ersatzblätter, die dem Anmeldeamt auf eine Aufforderung n Artikel 14 hin vorgelegt wurden, gelten im Rahmen dieses Berichts als "ursprünglich eingereicht" und sind ih nicht beigefügt, weil sie keine Änderungen enthalten.): Beschreibung, Seiten:</li> </ol>							
	1-9		ursprüngliche Fassung				
	Pat	entansprüche, Nr.	:				
	1-10	6	ursprüngliche Fassung				
	Zei	chnungen, Blätter	:				
	1/2-	-2/2	ursprüngliche Fassung				
<ol> <li>Hinsichtlich der Sprache: Alle vorstehend genannten Bestandteile standen der Behörde in der Sprache die internationale Anmeldung eingereicht worden ist, zur Verfügung oder wurden in dieser eingereicht, unter diesem Punkt nichts anderes angegeben ist.</li> </ol>							
		Bestandteile stand gereicht; dabei hand	en der Behörde in der Sprache: zur Verfügung bzw. wurden in dieser Sprache delt es sich um				
		die Sprache der Ü Regel 23.1(b)).	bersetzung, die für die Zwecke der internationalen Recherche eingereicht worden ist (nach				
		die Veröffentlichur	ngssprache der internationalen Anmeldung (nach Regel 48.3(b)).				
		die Sprache der Ü ist (nach Regel 55	bersetzung, die für die Zwecke der internationalen vorläufigen Prüfung eingereicht worden .2 und/oder 55.3).				
3.			nternationalen Anmeldung offenbarten <b>Nucleotid- und/oder Aminosäuresequenz</b> ist die e Prüfung auf der Grundlage des Sequenzprotokolls durchgeführt worden, das:				
		in der internationa	len Anmeldung in schriftlicher Form enthalten ist.				
		zusammen mit dei	r internationalen Anmeldung in computerlesbarer Form eingereicht worden ist.				
		bei der Behörde n	achträglich in schriftlicher Form eingereicht worden ist.				
		bei der Behörde na	achträglich in computerlesbarer Form eingereicht worden ist.				
			das nachträglich eingereichte schriftliche Sequenzprotokoll nicht über den alt der internationalen Anmeldung im Anmeldezeitpunkt hinausgeht, wurde vorgelegt.				
		<u> </u>	B die in computerlesbarer Form erfassten Informationen dem schriftlichen entsprechen, wurde vorgelegt.				

4. Aufgrund der Änderungen sind folgende Unterlagen fortgefallen:

# INTERNATIONALER VORLAUFIGER PRÜFUNGSBERICHT



Internationales Aktenzeichen PCT/DE00/00270

		Beschreibung,	Seiten:			4	
		Ansprüche,	Nr.:				
		Zeichnungen,	Blatt:				
5.		□ Dieser Bericht ist ohne Berücksichtigung (von einigen) der Änderungen erstellt worden, da diese aus den angegebenen Gründen nach Auffassung der Behörde über den Offenbarungsgehalt in der ursprünglich eingereichten Fassung hinausgehen (Regel 70.2(c)). (Auf Ersatzblätter, die solche Änderungen enthalten, ist unter Punkt 1 hinzuweisen;sie sind diesem Bericht beizufügen).					
6.	Etw	aige zusätzliche Bem	erkungen:	_		•	
V.					ich der Neuheit, der d rungen zur Stützung	erfinderischen Tätigke dieser Feststellung	it und dei
1.	Fes	tstellung					
	Neu	theit (N)	Ja: Nein	Ansprüche : Ansprüche	1-16		
	Erfir	nderische Tätigkeit (E		Ansprüche : Ansprüche	1-16		
	Gev	verbliche Anwendbark		Ansprüche : Ansprüche	1-16		
2	Unte	erlagen und Erklärung	ien				

#### Zu Punkt V

Begründete Feststellung nach Regel 66.2(a)(ii) hinsichtlich der Neuheit, der erfinderischen Tätigkeit und der gewerblichen Anwendbarkeit; Unterlagen und Erklärungen zur Stützung dieser Feststellung

1). Es wird auf die folgenden Dokumente verwiesen:

D1: EP 0 855 657 A (MATSUSHITA ELECTRIC IND CO LTD) 29. Juli 1998 (1998-07-29)

D2: DE 44 42 958 A (SICAN GMBH) 5. Juni 1996 (1996-06-05)

D3: A Y. ET AL.: "A Hardware Efficient Control of Memory Addressing for High-Performance FFT Processors" IEEE TRANSACTIONS ON SIGNAL PROCESSING, Bd. 48, Nr. 3, März 2000 (2000-03), XP002146589

Gemäß der Beschreibung der vorliegenden Anmeldung können in der digitalen 2). Signalverarbeitung zur Berechnung der FFT das "Decimation in Frequency" DIFoder das "Decimation in Time" DIT-Verfahren verwendet werden. Bei der sog. "inplace"-Variante (Figur 1) werden jeweils zwei Daten aus dem Speicher (1) gelesen, wird die Butterfly (in 2) berechnet, und werden die errechnete Zwischenergebnisse der Butterfly-Berechnung in denselben Speicher (1) in dieselben Stellen geschrieben, von wo sie wiederum gelesen und weiterverwendet werden. Dabei liegen die Daten nicht unbedingt in benachbarten Speicherstellen.

Üblicherweise können seitenorientierten Speicher verwendet werden, worin der Zugriff auf eine Speicherzelle innerhalb einer solchen Seite sehr schnell ist, und worin zur Erhöhung des Durchsatzes man eine Seite eines Speichers möglichst vollständig bearbeitet und erst dann wieder die Seite wechselt, wenn Adressen der anderen Seite benötigt werden.

Bei der "in-place"-FFT werden jedoch die Daten prinzipiell sehr ungeordnet benötigt. Daher wird die Geschwindigkeit der FFT vor allem durch die Schnittstelle zum Speicher begrenzt.

#### INTERNATIONALER VORLÄUFIGER PRÜFUNGSBERICHT - BEIBLATT

- Der Erfindung liegt daher die Aufgabe zugrunde, ein Verfahren und eine 3). Vorrichtung zur Berechnung diskreter orthogonaler Transformationen, insbesondere der FFT und IFFT, zu schaffen, womit eine schnellere Berechnung möglich ist.
- Die Beschreibung der vorliegenden Anmeldung umschreibt drei 4). Ausführungsformen:
- Der zur Berechnung notwendige Speicher ist in zwei gleich große seitenorientierte a. Speicher 3, 4 (Figur 4) unterteilt, die als DRAMs ausgelegt sind, worin für die Berechnung einer diskreten orthogonalen Transformation (zum Beispiel FFT-Algorithmus gemäß Figur 3) jeder Speicher in sich linear geschrieben wird, d.h. ieweils ein Speicher wird für die obere und untere Hälfte des Algorithmus nach Figur 3 verwendet (Anspruch 3).
- Durch die Verwendung eines kleinen schnellen, direkt organisierten b. Zwischenspeichers 5, der nach der Butterfly 2 angeordnet ist, werden dort einige Zwischenergebnisse der Berechnung zwischengespeichert, um sie dann ohne ständigen Seitenwechsel in einen Seitenorientierten Speicher 1 zu schreiben (Anspruch 1 für eine orthogonale diskrete Transformation nach dem DIT-Verfahren).
- Wie in Ausführungsform b., jedoch angepaßt für eine Transformation nach dem C. DIF-Verfahren, worin der schnelle Speicher 5 am Eingang der Butterfly 2 sitzt (Anspruch 2).
- Die in Ansprüche 1, 2, 3, 7, 8 und 13 der vorliegenden Anmeldung vorge-5). schlagene Lösung kann aus folgenden Gründen als erfinderisch betrachtet werden (Artikel 33(3) PCT):
  - Der zitierte Stand der Technik ist nicht relevant:
- D1 (EP- ...657) offenbart daß Speicherplatz eingespart werden kann in einem FFT a. Apparatus das eine FFT Transformation auf einem Symbol (Data Unit für FFT) ausführt durch Verwendung einer Butterfly-Operation auf Eingangsdata

- gespeichert in einem RAM, in dem der RAM Ergebnisdata der Butterfly-Operation als Ausgangsdata auf Eingangsdata des Symbols gespeichert wird.
- b. D2 (EP- ...958) offenbart in der Beschreibungseinleitung daß in einer Schaltungsanordnung zur Durchführung mehrstufiger Butterfly-Operationen im Mittel mit jedem Taktschritt ein Datum verarbeitet wird, worin synchron getakteten Zwischenspeicher zur Anpassung von Datenformaten zwischen mehreren Verarbeitungseinheiten benötigt werden.

Richard van Voorst tot Voorst

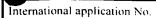


## **PCT**

# Translation On 489539 IN INTERNATIONAL PRELIMINARY EXAMINATION REPORT

(PCT Article 36 and Rule 70)

Applicant's or agent's file reference 1999P01223WO	FOR FURTHER ACTION		ionofTransmittalofInternational Preliminary Report (Form PCT/IPEA/416)			
International application No. PCT/DE00/00270	International filing date (day n 01 February 2000 (01		Priority date (day month year) 18 February 1999 (18.02.99)			
International Patent Classification (IPC) or national classification and IPC G06F 17/14						
Applicant	Applicant INFINEON TECHNOLOGIES AG					
and is transmitted to the applicant ac  2. This REPORT consists of a total of  This report is also accompani amended and are the basis for 70.16 and Section 607 of the  These annexes consist of a total  This report contains indications relat  Basis of the report  Priority  III Non-establishment of IV Lack of unity of inverse of the report of the citations and explanate the contains and explanate	ded by ANNEXES. i.e., sheets of this report and/or sheets contain Administrative Instructions under the following items:  of opinion with regard to novelty ention  under Article 35(2) with regard ations supporting such statement	g this cover she the description ing rectificate the PCT).	n. claims and/or drawings which have been ions made before this Authority (see Rule			
Date of submission of the demand	Date of	completion of	this report			
06 September 2000 (06.0	İ	-	larch 2001 (12.03.2001)			
Name and mailing address of the IPEA/EP	Authori	Authorized officer				
Facsimile No.	Telepho	Telephone No.				



#### PCT/DE00/00270

#### INTERNATIONAL PRELIMINARY EXAMINATION REPORT

1.	Basi	s of the re	port	
1.	Witl	h regard to	the elements of the international application:*	
	$\boxtimes$	the inte	rnational application as originally filed	
	$\boxtimes$	the desc	cription:	
		pages	1-9	. as originally filed
		pages		. filed with the demand
		pages	, filed with the letter of	
	$\boxtimes$	the clair		
		pages		. as originally filed
		pages	. as amended (together with	any statement under Article 19
		pages .		
		pages		
	$\boxtimes$	the drav	vinos:	
	لاسكا	pages	. 1/2-2/2	as originally filed
		pages		
		pages	, filed with the letter of	
		the seguer	nce listing part of the description:	
	ш	pages		
		pages		
		pages	filed with the letter of	
	Thes	the lang the lang	uage of a translation furnished for the purposes of international search (under Rule 23, uage of publication of the international application (under Rule 48.3(b)).	
3.	With preli	minary ex containe	to any <b>nucleotide and/or amino acid sequence</b> disclosed in the international amination was carried out on the basis of the sequence listing: ed in the international application in written form.	application, the international
		furnishe	d subsequently to this Authority in written form.	
		furnishe	d subsequently to this Authority in computer readable form.	
			tement that the subsequently furnished written sequence listing does not go bonal application as filed has been furnished.	peyond the disclosure in the
		The stat	ement that the information recorded in computer readable form is identical to the nished.	e written sequence listing has
1.		The ame	endments have resulted in the cancellation of:	
		tl	ne description, pages	
			ne claims. Nos.	
			ne drawings, sheets/fig	
5.			ort has been established as if (some of) the amendments had not been made, since the disclosure as filed, as indicated in the Supplemental Box (Rule 70.2(c)).**	ey have been considered to go
i	n thi	icement sh is report ( 0.17).	eets which have been furnished to the receiving Office in response to an invitation us as "originally filed" and are not annexed to this report since they do not cont	nder Article 14 are referred to ain amendments (Rule 70.16
			nt sheet containing such amendments must be referred to under item 1 and annexed to	this report.
	•	- "	· · ·	,

#### INTERNATIONAL PRELIMINARY EXAMINATION REPORT

rnational	application No.
PCT/DE	00/00270

Reasoned statement under Article a citations and explanations supporti	ng such statement	inventive step of industrial app	neability;
Statement			
Novelty (N)	Claims	1-16	YES
	Claims		NO
Inventive step (IS)	Claims	1-16	YES
	Claims		NO
Industrial applicability (IA)	Claims	1-16	YES
	Claims		NO

- 2. Citations and explanations
  - 1. The following documents are referred to:
    - D1: EP-A-0 855 657 (MATSUSHITA ELECTRIC IND CO LTD), 29 July 1998 (1998-07-29)
    - D2: DE-A-44 42 958 (SICAN GMBH), 5 June 1996 (1996-06-05)
    - D3: A Y. et al.: "A Hardware Efficient Control of Memory Addressing for High-Performance FFT Processors"; IEEE TRANSACTIONS ON SIGNAL PROCESSING, Vol. 48, No. 3, March 2000 (2000-03), XP002146589
  - 2. According to the description in the present application, decimation in frequency (DIF) or decimation in time (DIT) procedures can be used to calculate the FFT in digital signal processing. In the "in-place" variant (Figure 1), two units of data are read from the memory (1), a butterfly calculation is performed (in (2)), and the interim results of the butterfly calculation are written to the same memory (1) in the same locations, from which they are again read for further processing. The units of data are not necessarily stored in adjacent memory locations.

#### INTERNATIONAL PRELIMINARY EXAMINATION REPORT

Normally it is possible to use paged memories, in which access to a particular memory cell within a given page is very fast and, in order to increase the throughput, one page of a memory is processed as fully as possible before moving to another page when addresses from another page are needed.

In the "in-place" FFT, however, the data need to be highly unordered. As a result, the speed of the FFT is limited, mainly because of the memory interface.

- The object of the invention is therefore to devise a method and a device for calculating discrete orthogonal transforms, in particular the FFT and IFFT, with which calculations can be performed more rapidly.
- 4. The present application describes three embodiments:
- a. The memory needed for the calculation is divided into two paged DRAM memories (3, 4) of equal size (Figure 4), and to allow calculation of a discrete orthogonal transform (e.g. the FFT algorithm according to Figure 3) each individual memory is linearly writable; that is, one memory is used for the upper half and one for the lower half of the algorithm shown in Figure 3 (Claim 3).
- b. Because a small, fast and directly organised temporary memory (5) is positioned downstream of the butterfly calculating unit (2), some of the interim results of the calculation are temporarily stored therein and are then written to a paged memory (1) without continual page switching (Claim 1 relating to a discrete orthogonal transform using the DIT procedure).



- c. The same as embodiment b., but adapted for a transform using the DIT procedure with the fast memory (5) at the input of the butterfly calculating unit (2) (Claim 2).
- 5. The solution proposed in Claims 1, 2, 3, 7, 8 and 13 of the present application can be considered inventive (PCT Article 33(3)) for the following reasons:

The cited prior art is not relevant.

- a. EP-A-0 855 657 (document D1) states that, in FFT apparatus that performs a fast Fourier transform on a symbol ("unit of data for fast Fourier transform"), it is possible to save memory space by carrying out a butterfly operation on input data stored in a RAM which stores data resulting from the butterfly operation as output data on input data of the symbol.
- b. DE-A-44 42 958 (document D2) describes (see the introductory part of the description) a circuit layout for performing multi-stage butterfly operations, wherein on average one unit of data is processed in each clock period, and synchronously clocked temporary memories are needed to convert between data formats for the various processing units.

# PA NT COOPERATION TREAT

		From the INTERNATIONAL BUREAU			
PCT	To:	To:			
NOTIFICATION OF THE RECORDING OF A CHANGE  (PCT Rule 92bis.1 and Administrative Instructions, Section 422)  Date of mailing (day/month/year) 28 December 2000 (28.12.00)		REINHARD SKUHRA WEISE & PARTNER PO Box 440 151 D-80750 München ALLEMAGNE			
Applicant's or agent's file reference					
99P1223P		IMPORTANT NOTI	FICATION		
International application No.	ı	onal filing date (day/month/ye			
PCT/DE00/00270	017	February 2000 (01.02.00	<u>''</u>		
The following indications appeared on record concerning:     the applicant	X the age	nt the commo	on representative		
Name and Address		State of Nationality	State of Residence		
INFINEON TECHNOLOGIES AG Zedlitz, Peter		Telephone No.	l.		
Postfach 22 13 17 D-80503 München		(089) 636-82819			
Germany		Facsimile No.			
		(089) 636-81857			
		Teleprinter No.			
	4b - 6-11				
2. The International Bureau hereby notifies the applicant that  X the person X the name X the ad	Ī	the nationality	the residence		
Name and Address		State of Nationality	State of Residence		
REINHARD SKUHRA WEISE & PARTNER					
PO Box 440 151 D-80750 München		Telephone No.			
Germany		(089) 381 61 00			
		Facsimile No. (089) 340 14 79			
		Teleprinter No.			
3. Further observations, if necessary:	-		<del></del>		
4. A copy of this notification has been sent to:					
X the receiving Office	ſ	the designated Offices	concerned		
the International Searching Authority		X the elected Offices cond	cerned		
the International Preliminary Examining Authority	[	other:			
	Authorized	officer			
The International Bureau of WIPO 34, chemin des Colombettes		Dorothée Mü	lhausen		
1211 Geneva 20, Switzerland		Dolottiee Muttausett			
Facsimile No.: (41-22) 740.14.35		Telephone No.: (41-22) 338.83.38			

## FNT COOPERATION TREAT

From the	INTERN	ATIONAL	BUREAU
----------	--------	---------	--------

#### **PCT**

#### NOTIFICATION OF ELECTION

(PCT Rule 61.2)

To:

**Assistant Commissioner for Patents** United States Patent and Trademark Office

**Box PCT** 

Washington, D.C.20231 **ETATS-UNIS D'AMERIQUE** 

in its capacity as elected Office

Date of mailing (day/month/year) 10 October 2000 (10.10.00)

International application No. PCT/DE00/00270

International filing date (day/month/year) 01 February 2000 (01.02.00)

Applicant's or agent's file reference 99P1223P

Priority date (day/month/year)

18 February 1999 (18.02.99)

**Applicant** 

BACHER, Martin

The designated Office is hereby notified of its election made:
X in the demand filed with the International Preliminary Examining Authority on:
06 September 2000 (06.09.00)
in a notice effecting later election filed with the International Bureau on:
The election X was was not
made before the expiration of 19 months from the priority date or, where Rule 32 applies, within the time limit under Rule 32.2(b).

The International Bureau of WIPO 34, chemin des Colombettes 1211 Geneva 20, Switzerland

Authorized officer

Diana Nissen

Telephone No.: (41-22) 338.83.38

# (12) NACH DEM VERTRAS-BER DIE INTERNATIONALE ZUSAMMENA LEIT AUF DEM GEBIET DES PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum Internationales Büro





(43) Internationales Veröffentlichungsdatum 24. August 2000 (24.08.2000)

**PCT** 

(10) Internationale Veröffentlichungsnummer WO 00/49518 A3

- (51) Internationale Patentklassifikation<sup>7</sup>: 15/78
- G06F 17/14,
- (21) Internationales Aktenzeichen:

PCT/DE00/00270

(22) Internationales Anmeldedatum:

1. Februar 2000 (01.02.2000)

(25) Einreichungssprache:

Deutsch

(26) Veröffentlichungssprache:

Deutsch

(30) Angaben zur Priorität:

199 06 868.2

18. Februar 1999 (18.02.1999) DE

- (71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von US): INFINEON TECHNOLOGIES AG [DE/DE]; St.-Martin-Strasse 53, D-81541 München (DE).
- (72) Erfinder; und
- (75) Erfinder/Anmelder (nur für US): BACHER, Martin [IT/AT]; Kärntnerstrasse 59, A-9500 Villach (AT).

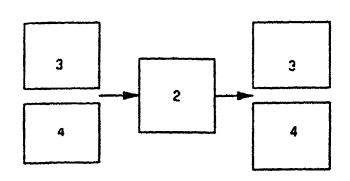
- (74) Gemeinsamer Vertreter: INFINEON TECHNOLO-GIES AG; Zedlitz, Peter, Postfach 22 13 17, D-80503 München (DE).
- (81) Bestimmungsstaaten (national): CN, JP, KR, US.
- (84) Bestimmungsstaaten (regional): europäisches Patent (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE).

#### Veröffentlicht:

- Mit internationalem Recherchenbericht.
- (88) Veröffentlichungsdatum des internationalen
  Recherchenberichts: 14. Dezember 2000

Zur Erklärung der Zweibuchstaben-Codes, und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.

- (54) Title: METHOD AND DEVICE FOR CALCULATING A DISCRETE ORTHOGONAL TRANSFORMATION SUCH AS FFT OR IFFT
- (54) Bezeichnung: VERFAHREN UND VORRICHTUNG ZUM BERECHNEN EINER DISKRETEN ORTHOGONALEN TRANSFORMATION WIE FFT ODER IFFT



- (57) Abstract: The invention relates to a method for calculating a discrete orthogonal transformation according to the DIT (decimation in time) procedure in predetermined intermediate steps. Said method comprises the following steps: a) reading the data from a paged memory; b) carrying out the intermediate step predetermined by the transformation; c) saving the resulting data in an intermediate memory; and d) writing page by page the resulting data from the intermediate memory into the paged memory. The discrete orthogonal transformations can be FFT, IFFT, DCT, IDCT and structurally similar transformations.
- (57) Zusammenfassung: Ein Verfahren zum Berechnen einer orthogonalen diskreten Trans-

formation nach dem DIT-Verfahren in vorgegebenen Zwischenschritten weist die folgenden Schritte auf: a) Lesen der Daten aus einem seitenweise organisierten Speicher; b) Durchführen des durch die Transformation vorgegebenen Zwischenschritts; c) Speichern der resultierenden Daten in einen Zwischenspeicher; und d) seitenweises Schreiben der resultierenden Daten aus dem Zwischenspeicher in den seitenweise organisierten Speicher. Als diskrete orthogonale Transformationen kommen FFT, IFFT, DCT, IDCT und strukturell ähnliche Transformationen in Frage.

O 00/49518 A

#### INTERNATIONAL SEARCH REPORT

Inter	Application N	٥
PCT,	00/00270	ì

			PCT/ 00/00270		
A. CLASSII IPC 7	FICATION OF SUBJECT MATTER G06F17/14 G06F15/78				
According to	o International Patent Classification (IPC) or to both national clas	ssification and IPC			
B. FIELDS	SEARCHED				
Minimum do IPC 7	currentation searched (classification system followed by classi G06F	fication symbols)			
Jocumentat	tion searched other than minimum documentation to the extent t	that such documents are incl	uded in the fields searched		
	ata base consulted during the international search (name of da ternal, WPI Data, PAJ, INSPEC, CO	•	•		
C. DOCUM	ENTS CONSIDERED TO BE RELEVANT				
Category °	Citation of document, with indication, where appropriate, of the	ne relevant passages	Relevant to claim No.		
A	EP 0 855 657 A (MATSUSHITA ELE LTD) 29 July 1998 (1998-07-29) abstract page 3, column 3, line 11 -pag 7, line 5		1-16		
A	DE 44 42 958 A (SICAN GMBH) 5 June 1996 (1996-06-05) the whole document		1–16		
T	MA Y. ET AL.: "A Hardware Eff Control of Memory Addressing f High-Performance FFT Processor IEEE TRANSACTIONS ON SIGNAL PR vol. 48, no. 3, March 2000 (20 XP002146589 the whole document	or s" OCESSING,	1-3		
<u> </u>	ther documents are listed in the continuation of box C.	X Patent family	members are listed in armex.		
"A" docume consider filing of "L" docume which citation "O" docume other "P" docume	ategories of cited documents:  ent defining the general state of the art which is not dered to be of particular relevance document but published on or after the international state ent which may throw doubts on priority claim(s) or is cited to establish the publication date of another no or other special reason (as specified) ent referring to an oral disclosure, use, exhibition or means ent published prior to the international filing date but than the priority date claimed	or priority date an cited to understan invention  "X" document of partici cannot be conside involve an invention  "Y" document of partici cannot be conside document is comb ments, such comb in the art.	plished after the international filing date of not in conflict with the application but and the principle or theory underlying the utlar relevance; the claimed invention ared novel or cannot be considered to we step when the document is taken alone utlar relevance; the claimed invention ared to involve an inventive step when the bined with one or more other such docuplination being obvious to a person skilled		
	actual completion of the international search September 2000	Date of mailing of 21/09/2	the international search report		

**Authorized officer** 

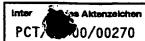
Schmidt, A

1

Name and mailing address of the ISA

European Patent Office, P.B. 5818 Patentiaan 2 NL – 2280 HV Rijswijk Tel. (+31–70) 340–2040, Tx. 31 651 epo ni, Fax: (+31–70) 340–3016

#### INTERNATIONALER RECHERCHENBERICHT



IPK 7 G06F17/14 G06F15/78			
Nach der In	ternationalen Patentklassifikation (IPK) oder nach der nationalen Klas	sifikation und der IPK	
B. RECHE	RCHIERTE GEBIETE		
Recherchies IPK 7	rter Mindestprüfstoff (Klassifikationssystem und Klassifikationssymbo G06F	Ne)	
Recherchie	rte aber nicht zum Mindestprüfstoff gehörende Veröffentlichungen, so	weit diese unter die recherchierten Gebiete	fallen
1	er internationalen Recherche konsultierte elektronische Datenbank (N ternal, WPI Data, PAJ, INSPEC, COMPE		Suchbegriffe)
C. ALS WE	ESENTLICH ANGESEHENE UNTERLAGEN		
Kategorie°	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angab	e der in Betracht kommenden Teile	Betr. Anspruch Nr.
A	EP 0 855 657 A (MATSUSHITA ELECTR LTD) 29. Juli 1998 (1998-07-29) Zusammenfassung Seite 3, Spalte 3, Zeile 11 -Seit Spalte 7, Zeile 5		1–16
A	DE 44 42 958 A (SICAN GMBH) 5. Juni 1996 (1996-06-05) das ganze Dokument		1–16
T	MA Y. ET AL.: "A Hardware Effici Control of Memory Addressing for High-Performance FFT Processors" IEEE TRANSACTIONS ON SIGNAL PROCE Bd. 48, Nr. 3, März 2000 (2000-03 XP002146589 das ganze Dokument	SSING,	1-3
	itere Veröffentlichungen sind der Fortsetzung von Feld C zu nehmen	X Siehe Anhang Patentfamilie	
<ul> <li>Besondere Kategorien von angegebenen Veröffentlichungen:</li> <li>'A' Veröffentlichung, die den allgemeinen Stand der Technik definiert, aber nicht als besonders bedeutsam anzusehen ist</li> <li>'E' älteres Dokument, das jedoch erst am oder nach dem internationalen Anmeldung zugrundeliegenden Prinzips oder der ihr zugrundeliegenden Erfindung zugrundeliegenden Prinzips oder der ihr zugrundeliegenden Theorie angegeben ist</li> <li>'X' Veröffentlichung, die geeignet ist, einen Prioritätsanspruch zweifelhaft erscheinen zu lassen, oder durch die das Veröffentlichungsdatum einer anderen im Recherchenbericht genannten Veröffentlichung belegt werden soli oder die aus einem anderen besonderen Grund angegeben ist (wie ausgeführt)</li> <li>'O' Veröffentlichung, die sich auf eine mündliche Offenbarung, eine Benutzung, eine Ausstellung oder andere Maßnahmen bezieht</li> <li>'P' Veröffentlichung, die vor dem internationalen Anmeldedatum</li> <li>'T' Spätere Veröffentlichung, die nach dem internationalen Anmeldedatum veröffentlichung von besondern Prinzips oder der ihr zugrundeliegenden Theorie angegeben ist</li> <li>'X' Veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindung kann nicht als auf erfinderischer Tätigkeit beruhend betrachtet werden verden, wern die Veröffentlichung mit einer oder mehreren anderen Veröffentlichungen dieser Kategorie in Verbindung gebracht wird und diese Verbindung für einen Fachmann nahetiegend ist</li> <li>'X' Veröffentlichung, die nach dem internationalen Anmeldedatum veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindung von besonderer Bedeutung; die beanspruchte Erfindung verfentlichtung von besonderer Bedeutung; die beanspruchte Erfindung veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindung verfentlichtung von besonderer Bedeutung; di</li></ul>			
	Abschlusses der internationalen Recherche  . September 2000	Absendedatum des internationalen Re	cherchenberichts
	Postanschrift der Internationalen Recherchenbehörde	Bevoltmächtigter Bediensteter	
Europäisches Patentamt, P.B. 5818 Patentlaan 2 NL 2280 HV Rijswijk Tel. (+31-70) 340-2040, Tx. 31 651 epo nl. Fax: (+31-70) 340-3016			

1